**Esercizio 6**

Progettare un sistema per inviare due parole da 16 bit ciascuna da una unità A ad una unità B.

Le due unità non sono dotate di un collegamento diretto costituito da un bus di 16 bit, ma l’unità A possiede un bus di 4 bit in uscita e l’unità B possiede un bus di 8 bit in ingresso. Per questa ragione, il trasferimento deve avvenire in più passi facendo uso di un buffer.

A questo scopo, una unità di controllo si occupa di trasferire ognuna delle due parole di 16 bit da A al buffer in 4 blocchi successivi da 4 bit ciascuno, e successivamente dal buffer a B in 2 blocchi successivi da 8 bit ciascuno.